

ОБЩАЯ ХАРАКТЕРИСТИКА

Гибридная логическая микросхема 289ИЕ1 выполнена на основе резисторно-транзисторной логики, по тонкопленочной технологии.

Микросхема 289ИЕ1 предназначена для применения в радиоэлектронной аппаратуре специального назначения.

КОНСТРУКЦИЯ

Микросхема 289ИЕ1 конструктивно оформлена в прямоугольном металлостеклянном корпусе 151.15-2. Габаритный чертеж корпуса представлен на рис. I приложения. Условия эксплуатации даны в таблице (стр. 56) графа 22.

Таблица I

КЛАССИФИКАЦИЯ

Собозначение микросхемы	Функц. схема Рис.	Функциональное назначение
289ИЕ1	I	Четырехразрядный двоичный счетчик

Таблица 2

ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ

$$E_{\Pi} = 4V \pm 10\%$$

Наименование параметра	289ИЕ1	Примечание
I	2	3
Мощность потребления, мВт	50	Выводы: 2, 4, 5, 6, 14
Выходное напряжение "лог.0", В, не более	0,2	

I	2	3
Выходной ток, мкА, не менее не более	93 290	выводы: 2, 4, 5, 6
Входной ток по цепи счетного входа, мкА, не более	76	вывод 9
Входной ток по цепям установки логических "1", мкА, не более	38	выводы: 8, 10, 12, 13
Входной ток по цепи "сброс", мкА, не более	152	вывод 11
Коэффициент деления, не более	16	выводы: 9, 14
Частота переключения, кГц, не более	250	
Коэффициент разветвления по выходам 2, 4, 5, 6, не менее	3	при нагрузке на базовые элементы серий III, II3, 7I3, II4
Коэффициент разветвления по импульсному выходу 14, не менее	2	
Помехоустойчивость при "лог.0" на входе, мВ, не менее	250	

ФУНКЦИОНАЛЬНАЯ СХЕМА

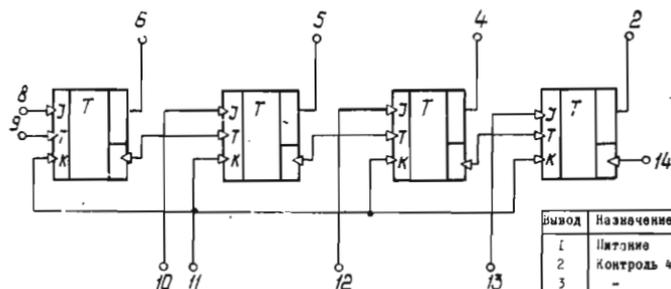


Рис. I
289ИЕТ

Вывод	Назначение
1	Питание
2	Контроль 4 разряда
3	-
4	Контроль 3 разряда
5	Контроль 2 разряда
6	Контроль 1 разряда
7	Общая
8	Вход уст."1" 1 разряда
9	Счетный вход
10	Вход уст."1" 2 разряда
11	Сброс
12	Вход уст."1" 3 разряда
13	Вход уст."1" 4 разряда
14	Импульсный выход

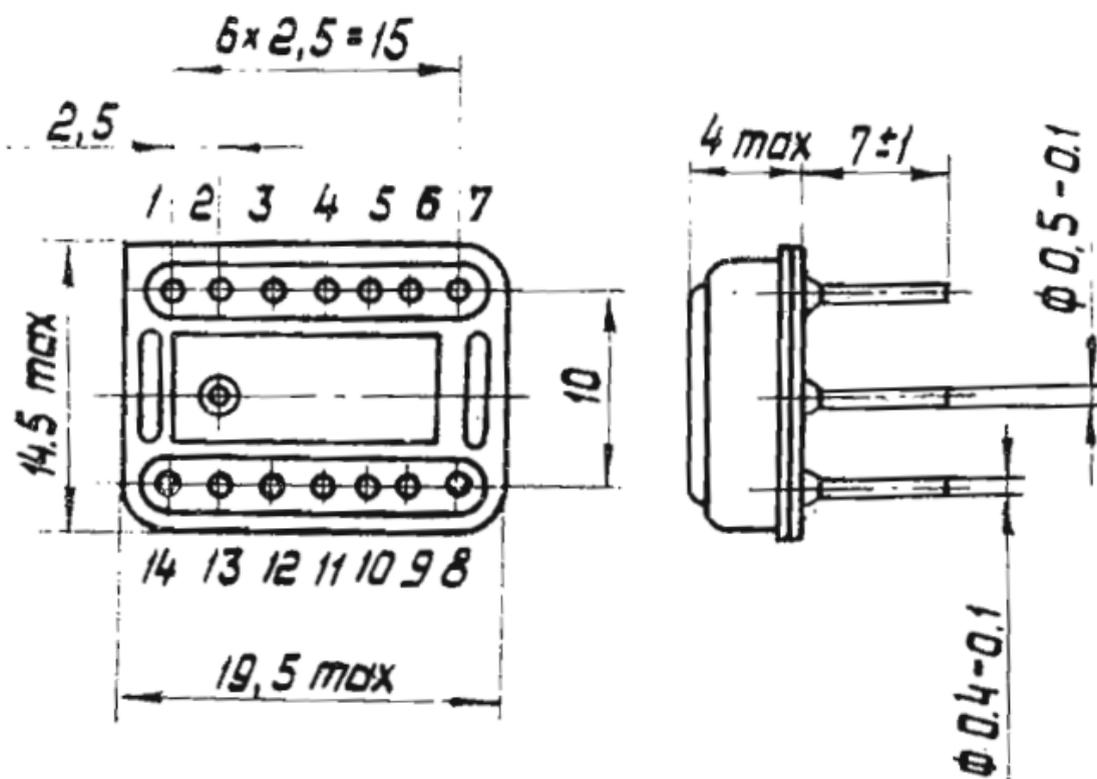


Рис. I

Прямоугольный металлостеклянный корпус
I5I.I5-2. Вес 2 г